








Progettazione elettrica

Progettazione elettronica





















Progettazione digitale

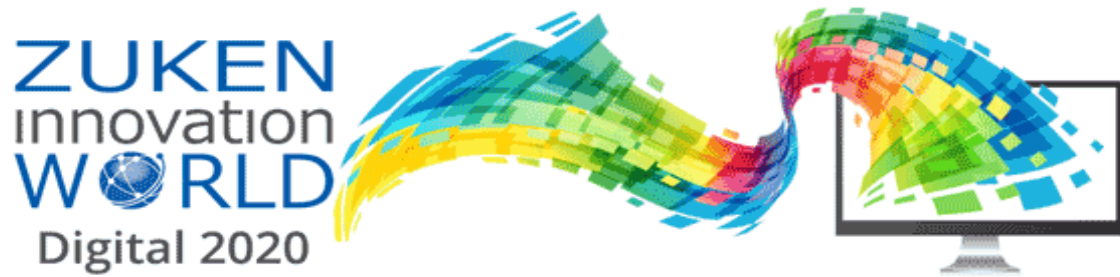
eCADSTAR

Central European Time (CET)	PRIMA SETTIMANA			SECONDA SETTIMANA		
	Martedì 2 giugno	Mercoledì 3 giugno	Giovedì 4 giugno	Martedì 9 giugno	Mercoledì 10 giugno	Giovedì 11 giugno
10:00-10:45					DS-CR Smart Working 	E3.series Highlights 2020 
11:00-11:45			EMC for PCB Designers 			
15:00-15:45		CR-8000 Design Force Import Mechanical Data 		Profit from the digital twin - is automatic product optimization possible? 		




Progettazione elettrica
Progettazione elettronica
Progettazione digitale
eCADSTAR

Central European Time (CET)	TERZA SETTIMANA			QUARTA SETTIMANA				
	Martedì 16 giugno	Mercoledì 17 giugno	Giovedì 18 giugno	Lunedì 22 giugno	Martedì 23 giugno	Mercoledì 24 giugno	Giovedì 25 giugno	Venerdì 26 giugno
10:00-10:45	CR-8000 Design Gateway Highlights 2020  		E3.series Smart Cabinet Building  		CR-8000 Design Force Highlights 2020  	eCADSTAR: Schematic Editor  	E3.3D Transformer  	
11:00-11:45			Advanced IC Packaging and Co-Design Solution with Zuken Design Force 					
14:00-14:45							The Digital Thread, MBSE and PLM - Key Success Factors for Digital Transformation in Today's Engineering 	
15:00-15:45		DS-E3 Smart Working  		eCADSTAR: Library Editor  		Engineering Requirements of IoT Devices 		eCADSTAR: PCB Editor  
16:00 - 16:45	Silicon Expert: Using an Approved Components List to Avoid Supply Chain Risk 							



- Progettazione elettrica
- Progettazione elettronica
- Progettazione digitale
- eCADSTAR

Central European Time (CET)	QUINTA SETTIMANA	
	Lunedì 29 giugno	Martedì 30 giugno
10:00-10:45	eCADSTAR: Signal Integrity Editor 	Vincoli in CR-8000 